

Örnek, 8086 μP adres uzayında ff800H - FFFFFH adres aralığına

esit kapasitede 2adet ROM yerleştirmek için gerekli adres çözümleme devresini gerektikleyin ve ilgili tüm ucu bağlantılarını aizerek gösterin.

(isolated memory map kullanıldığı varsayılırsa) (ROM kelime boyutu byte)

• verilen adres aralığının toplam kapasitesi hesaplanırsa:

FFFFFH \rightarrow 1111 1111 1111 1111
ff800H \rightarrow 1111 1111 1000 0000

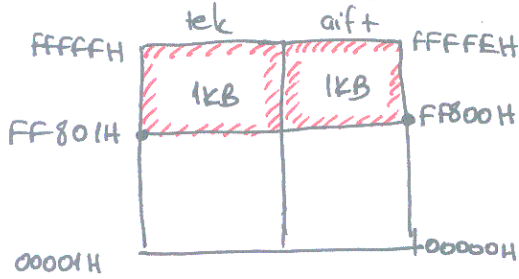
\Rightarrow değişen adres pin sayısı 11 olduğu için

$$2^{11} = 2 \cdot \frac{2^{10}}{2} \Rightarrow 2K_B$$

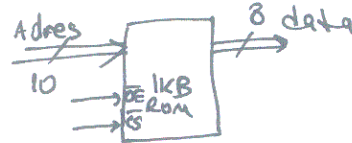
hafıza birimi kelime boyutunu byte kabul ettik.

• 8086 μP adres uzayının tamamı göz önüne alınarak verilen adres

aralığına yerleştirme yapılırsa



2adet 1KB'lık ROM kullanılacağı anlaşılar.



• aift adres bloğundaki adresler

FFFFEH \rightarrow 1111 1111 1111 1110
FF800H \rightarrow 1111 1111 1000 0000

adres aiziye, 10 adet adres ucu, aift adresler

• tek adres bloğundaki adresler

FFFFFH \rightarrow 1111 1111 1111 1111
FF801H \rightarrow 1111 1111 1000 0001

adres aiziye, 10 adet adres ucu, tek adresler

• adres çözümleme için $A_{19}-A_{11}$, \overline{BHE} , A_0 , M/\overline{IO} uaları kullanılacak

belirtilen adres aralığı için ortak değerli ualar.

tek-aift adresleri ayırır

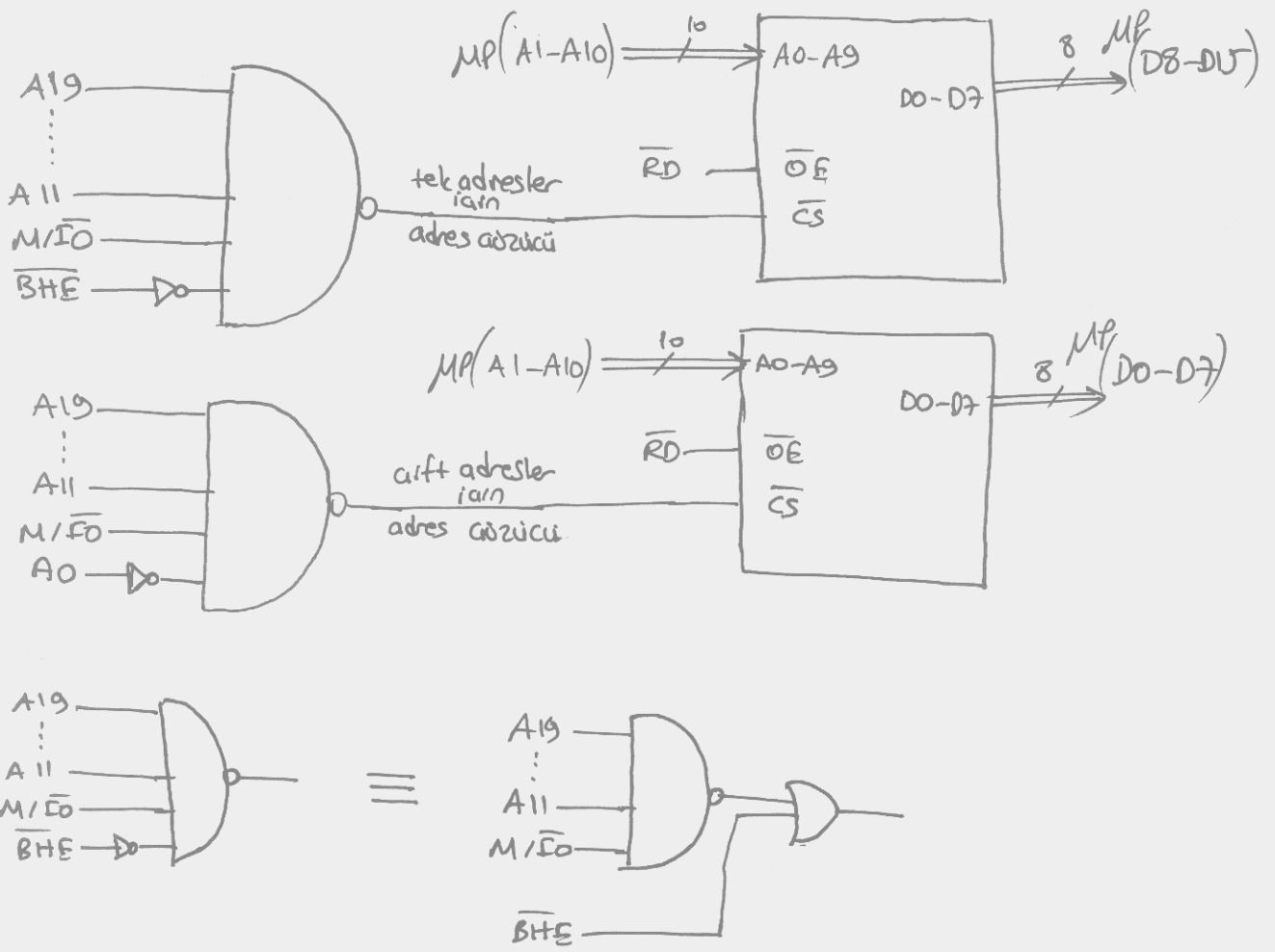
hafıza-I/O birimlerini ayırır

• tek-aift adresleri ayırmak için 2 yaklaşım kullanılabilir.

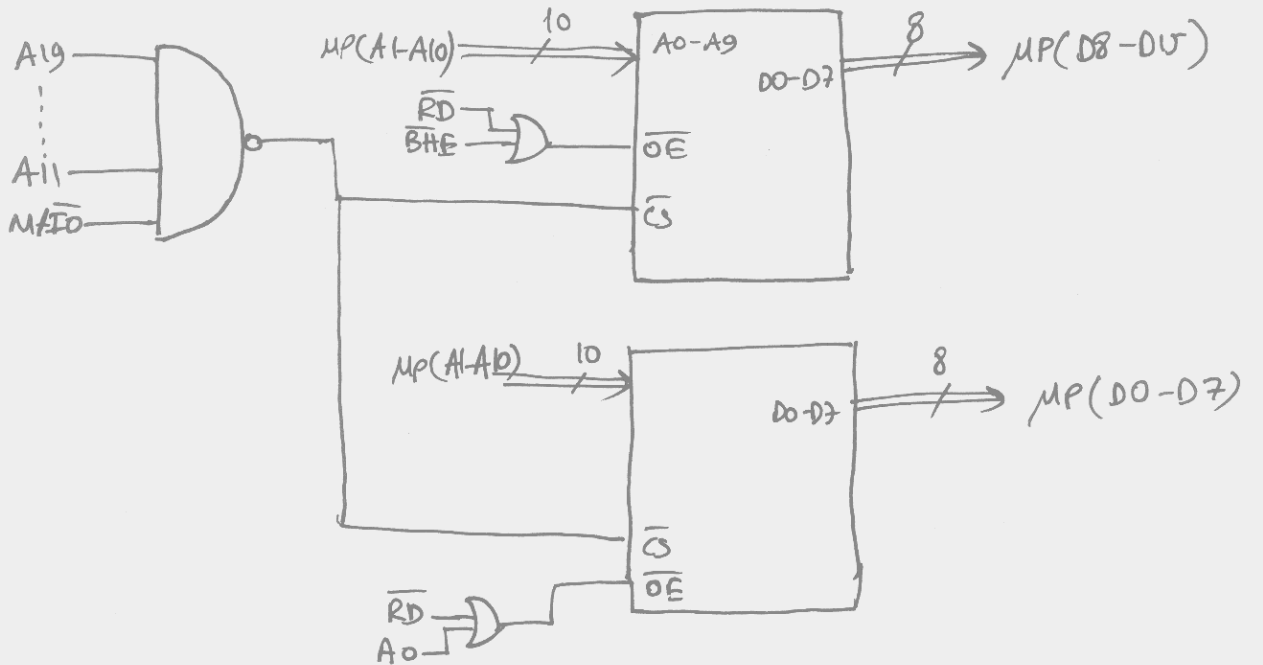
• A_0 ve \overline{BHE} kullanan 2 ayrı adres çözümleme lojigi kullanılabilir. (1)

• aift-tek adres aralığını içeren tek bir adres çözümleyici kullanılır, A_0 ve \overline{BHE} \overline{RD} , \overline{WR} işaretleriyle birleştirilebilir. (2)

(1)



(2)



- Adres görümlenme devresi sayesinde μP tarafından yapılan işlemlerde seçilen (FFFF-FF800) adres aralığı dışında, hafıza biriminin data uçları sistem bus'ından ayrılmış olacak, ilgilenilen adres aralığında yapılan işlemlerde ise sistem bus'ına bağlı tek birim olacaktır.